

Аннотация дисциплины Б.1.1.27 Дисциплина. Цифровые устройства и микропроцессоры

Дисциплина "Цифровые устройства и микропроцессоры" изучается обучающимися по основной профессиональной образовательной программе "Проектирование и технология электронно-вычислительных средств" направления подготовки "11.03.03 Конструирование и технология электронных средств".

Дисциплина изучается в 5, 6 семестре. Общая трудоемкость дисциплины составляет 84/5 часов/з.ед. Самостоятельная работа заключается в выполнении работ, указанных в разделе 4.

В ходе изучения дисциплины осуществляется текущий контроль в форме технологии рейтингового контроля в соответствии с технологической карты дисциплины, размещенной на электронном курсе, а также промежуточный контроль в форме без контрольной акции, курсовая работа, экзамен.

Целью изучения дисциплины является формирование следующих компетенций:

1. ОПК-2 Способен самостоятельно проводить экспериментальные исследования и использовать основные приемы обработки и представления полученных данных
2. ОПК-3 Способен применять методы поиска, хранения, обработки, анализа и представления в требуемом формате информации из различных источников и баз данных, соблюдая при этом основные требования информационной безопасности

В ходе изучения дисциплины последовательно рассматриваются темы:

1. Основы цифровой электроники. Автоматы. Конечные и бесконечные автоматы. Комбинационные автоматы. Последовательностные автоматы (автоматы с памятью). Функциональные узлы комбинационного типа. Методика проектирования комбинационных узлов. Типовые комбинационные. Шифраторы и дешифраторы. Компараторы. Мультиплексоры и демультиплексоры.
2. Схемы контроля.
Триггерные устройства. Классификация триггеров. Способы описания триггеров. Методы проектирования и схемотехника асинхронных триггеров. Схемотехника синхронных триггеров.
Функциональные узлы последовательностного типа (автоматы с памятью). Методы проектирования автоматов с памятью. Типовые функциональные узлы последовательностного типа. Регистры и регистровые файлы. Генераторы чисел. Счетчики. Классификация счетчиков. Двоичные счетчики. Двоично-кодированные счетчики с произвольным модулем. Счетчики с недвоичным кодированием.
3. Понятие архитектуры микропроцессора (МП). Обобщенная структура МП: операционный, управляющий и интерфейсный блоки. Структура и назначение элементов операционного блока. Арифметико-логическое устройство. Блок регистров. Структура и назначение элементов управляющего блока. Устройство управления. Структура и назначение элементов интерфейсного блока.
4. Запоминающие устройства (ЗУ) МП систем. Основные сведения. Система параметров. Классификация ЗУ. Постоянные запоминающие устройства (ПЗУ). Структура интегральных схем ПЗУ. Масочные ПЗУ (ROM). Программируемые ПЗУ (PROM). Перепрограммируемые ПЗУ (EPROM и EEPROM). Флэш-память. Оперативные запоминающие устройства (ОЗУ). Структура интегральных схем статических ОЗУ.

Основными стратегическими образовательными технологиями являются: дискуссионные, имитационное моделирование, исследовательские, лекционные занятия, практические и лабораторные занятия, процедуры самообучения.

В рамках указанных технологий применяются тактические образовательные технологии: задания, информационные, классическая лекция, лекция с элементами мозгового штурма,

мини-проекты, проблемная лекция.